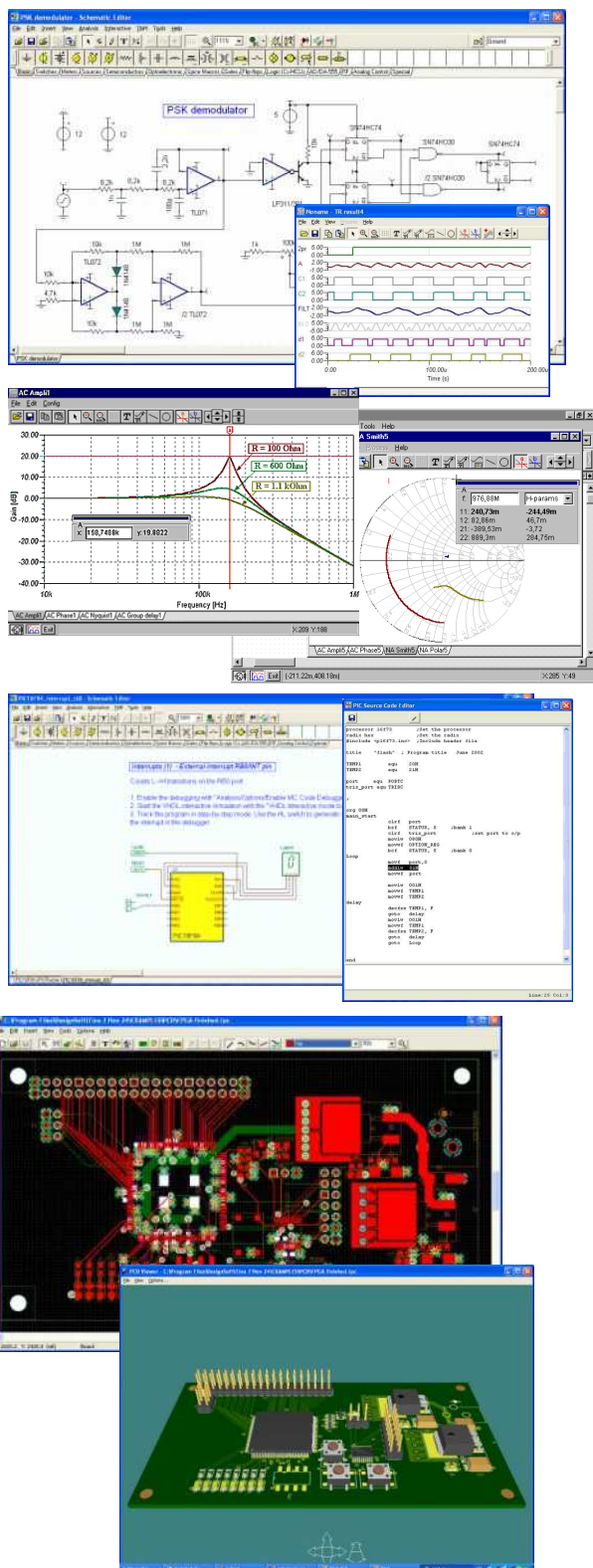


回路図エディタ + SPICEsim + MCUsim + VHDLsim + RFsim & PCBレイアウト

TINA

高度な仮想実験室を提供



快適な回路図編集とシミュレーション

- ✓ 直感的な操作でマニュアル不要の回路入力
- ✓ アナログ、デジタルのミックス回路のシミュレーション
- ✓ VHDLシミュレーション
- ✓ PICなどMCUとの協調シミュレーションとコードデバギング
- ✓ スミスチャートでインピーダンス軌跡など豊富な特性表現
- ✓ シンボリック解析
- ✓ RFシミュレーション
- ✓ 組み込みPCBレイアウトへの自動渡し

PCB自動配置&自動レイアウト

- ✓ 自動配置と高速超高密度ルータ
- ✓ デザインルールチェック
- ✓ リアルタイム・ラッツネスト
- ✓ 片面、両面、4層板のボードのサポート
- ✓ 3Dビュー
- ✓ Garber274-X出力

***各機能はバージョンによりサポートされない場合があります。**

<http://www.tina.com> から デモ版や最新情報が入手可能です。

(開発元) **DesignSoft**

InterLink 有限会社インターリンク

販売店:

〒231-0023 横浜市中区山下町252グランベル横浜9F
TEL 045-663-5940 FAX 045-663-5945
<http://www.ilink.co.jp> ilink_sales@ilink.co.jp